



Governo do Estado do Rio de Janeiro
Universidade do Estado do Rio de Janeiro
Centro de Tecnologia e Ciências

Faculdade de Engenharia
Departamento de Engenharia de Sistemas e Computação

Processo UERJ SEI-260007/027000/2023
Concurso Público Docente
Área de Arquitetura de Sistemas de Computação

Ata do Sorteio do Ponto da Prova Escrita

Às 8:45h, do dia 25 de Setembro de 2023, na sala 5032, bloco D, apresentaram-se os candidatos Fabio Marujo da Silva, Luiz Paulo do Nascimento e Rafaela Correia Brum à vaga do concurso público docente para professor assistente, 40hs, na Área de Arquitetura de Sistemas de Computação, do Departamento de Engenharia de Sistemas e Computação, Faculdade de Engenharia, Universidade do Estado do Rio de Janeiro. Às 8:50h, na presença dos candidatos, acima citados, e dos membros da comissão examinadora, foram apresentados os pontos, abaixo relacionados:

Ponto 1

Discorra sobre:

- a) Sistemas de Numeração, Operações lógicas e aritméticas, Modos de Endereçamento e Conjunto de Instruções em processadores
- b) Processos e threads, mecanismos de comunicação e sincronização entre processos
- c) Detecção e tratamento de erros de transmissão em redes de computadores

Ponto 2

Discorra sobre:

- a) Circuitos sequenciais e Circuitos combinacionais
- b) Escalonamento de processos em sistemas operacionais
- c) Arquitetura de protocolos e padrões, modelo OSI

Ponto 3

Discorra sobre:

- a) Os Elementos Básicos de um Processador, Memória e Entrada/Saída
- b) Gerência de memória em sistemas operacionais incluindo memória virtual
- c) Sistemas de tempo real

Ponto 4

Discorra sobre:

- a) A hierarquia de memória em sistemas computacionais
- b) Sistemas de arquivos
- c) Segurança em redes de computadores

Ponto 5

Discorra sobre:

- a) Microarquitetura
- b) Processos e threads, mecanismos de comunicação e sincronização entre processos
- c) Sistemas computacionais para aplicações industriais: controladores lógico programáveis e controles inteligentes

Ponto 6

Discorra sobre:

- a) Arquiteturas Superescalares, VLIW, SMT, multithreading, Arquiteturas Multicore
- b) Escalonamento de processos em sistemas operacionais
- c) Elementos de um sistema de controle de processos, conceitos, aplicações, instrumentação, ambientes de manufatura integrados

Ponto 7

Discorra sobre:

- a) Avaliação de desempenho de processadores e avaliação de desempenho de computadores de alto desempenho
- b) Gerência de memória em sistemas operacionais incluindo memória virtual
- c) Redes locais

Ponto 8

Discorra sobre:

- a) A hierarquia de memória em sistemas computacionais
- b) Sistemas de arquivos
- c) Noções básicas de robótica

Não havendo contestação, às 9:00h procedeu-se ao sorteio do ponto para a prova escrita, que resultou no ponto número 8, conforme a seguir:

Discorra sobre:

- a) A hierarquia de memória em sistemas computacionais
- b) Sistemas de arquivos
- c) Noções básicas de robótica

O candidato Joelmir Ramos da Costa apresentou-se à banca às 9:40hs, após o sorteio ter sido realizado. O candidato foi informado pela banca de que não poderia contestar o sorteio e de que teria perdido boa parte do tempo de consulta. A banca permitiu que o candidato fizesse a prova escrita.

Rio de Janeiro, 25 de Setembro de 2023

Comissão Examinadora

Cristiana Barbosa Bentes

Marcos Santana Farias

Diego Leonel Cadette Dutra